# PATENT ABSTRACTS OF JAPAN

(11) Publication number: **61263135** A

(43) Date of publication of application: 21.11.86

(51) Int. Ci

H01L 21/68

(21) Application number: 60103302

(22) Date of filing: 15.05.85

(71) Applicant:

TOSHIBA CORP

(72) Inventor:

TSUJIMARU TAKANARI

# (54) DETECTING INSTRUMENT OF CHIPPING OF SEMICONDUCTOR WAFER

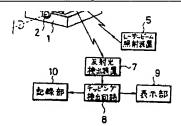
(57) Abstract:

PURPOSE: To enable the automatic detection of the presence of chipping and the accurate and high-speed operation of detection by a construction wherein a laser beam is applied, the light of the laser beam reflected from the peripheral portion of a wafer is detected by a reflected light detecting means, and the presence of the chipping in said portion is detected on the basis of a detection output.

emitting device and the reflected light detector is employed with their directions changed sequentially, or a plurality of sets of these devices are employed.

COPYRIGHT: (C)1986,JPO&Japio

-... Z Toller Z is rotated at a position to which it is raised, wafers 3 are rotated. In this state, a lase beam is applied to the peripheral portion of one wafer 3, and a reflected light thereof is detected by a reflected light detector 7. When there is any crack or chip in the peripheral portion of the wafer on the occasion, the velocity of the reflected light is varied, and therefore it is possible to detect the presence of chipping by a chipping detecting circuit 8 based on an detection output of the reflected light detector 7. Such an operation of detecting the chipping as above described is conducted for each wafer 3 sequentially, and the respective result of detection is displayed by a display unit 9. A set of a laser beam



⑩ 日本国特許庁(JP)

10 特許出顧公開

#### 四公開特許公報(A) 昭61-263135

@Int.Cl.4

織別記号

庁内整理番号

個公開 昭和61年(1986)11月21日

. H 01 L 21/68

7168-5F

審査請求 未請求 発明の数 1 (全3百)

図発明の名称 半導体ウエハチッピング検出装置

到特 顧 昭60-103302

❷出 顧 昭60(1985)5月15日

79発 明 者 辻 丸 隆 也 川崎市幸区小向東芝町1番地 株式会社東芝総合研究所内

株式会社東芝 の出願人 川崎市幸区堀川町72番地

砂代 理 人 弁理士 鈴江 武彦 外2名

## 1. 発明の名称

半導体ウェハテッピング検出装置

## 2. 特許請求の範囲

- (1) ウェハカセット内に垂直状態でかつ回転自 在に収容された半導体ウェハの周辺部の下方 部に接触して上記ウェハを回転させることが 可能を回転手段と、上記半導体ウェハの周辺 部にレーザーヒームを照射させるレーザーヒ - ム版射手段と、上記半導体ウェハの周辺部 からのレーザービーム反射光を検出する反射 光検出手段と、この反射光検出手段による検 出出力に基いてウェハチッピングの有無を検 出する手数とを具備することを特徴とする半 導体ウェハテッピング検出装置。
- (2) 前記レーザービーム服射手数は、前記ウェ ハカセット内の複数枚の半導体ウェハに対し て順次その周辺部にレーザービームを駆射す るようにしてなることを貯骸とする前配券許 請求の範囲第1項記載の半導体ウェハテッピ

ング検出装置。

## 3. 発明の幹細な説明

## 〔発明の技術分野〕

本発明は、半導体装置製造プロセスにおいて 半導体ウェハの周辺部にテッピング(割れ、欠 け等)が存在するか否かを自動的に検出するた めのチッピング検出装置に関する。

## 〔発明の技術的背景〕

半導体装置製造プロセスにおいて、通常は複 数枚の半導体ウェハをウェハカセットや石英ポ ート等に載量する際にウェハ周辺部にチッピン グが生じることがある。このような周辺部にチ 'ッピングのあるウェハは、半導体製造装置への セット時.化クランプ等のホルダによるストレス を受けたり、数量の整動時におけるウェハの参 動や回転化件なうショックにより割れ易い。こ のように製造装置の撃動時にウェハが割れた場 合化は、他のウェハヤ装置自体に損傷を与える だけでなく、この装量のクリーニングや修理に 多くの時間を受けことになる。たとえばイオン

## 特開昭61-263135 (2)

往入装置の黎動中にウェハが割れた場合、真空 系のクライオポンプにまで影響が及んだ場合は 完金復帰までに通常は1日以上かかってしまう。 また、割れたかけらが電気系の故障を引き起し た場合には、サブレッションパイプス電源が故 障する可能性が非常に高い。したがって、ヒー ムラインおよびエンド・ステーションの分解。 洗浄、組立て、真空立ち上げ、動作チェック。 品質管理テェックなどを必要とし、装量が使用 可能になるまでには非常な時間を表することに なる。このような問題は他の製造装置(粋に真 空系における処理を行なうもの)においても同 様であり、予めチッピングのあるウェハを抜き 取っておくことは、製造装置の被害を最小限に 抑制してその撃動率を向上させる上で重要であ 20

### (背景技術の問題点)

زچ مرد≩

ところで、従来はウェハ周辺のテッピングの 有無を検出する際に作業者が真空ピンセットで ウェハを1枚づつカセットから抜き取って目視 による観察によりチェックを行なっている。したがって、製造ラインの全ウェハに対する目視 検査は僅めて作業量が大きくなり、検査時間が 長くかかるだけでなく正確な検査が不可能であ り、チェピングを見逃すことにより前述したよ うなウェハ割れを生じて環鎖な問題を引き起こ すことが多かった。

#### 〔発明の目的〕

本発明は上記の事情に触みてなされたもので、 半導体ウェハ側辺のテッピングの有無を自動的 に正確かつ高速に検出でき、テッピングによる ウェハ割れに起因する半導体製造装置の被害を 最小限に抑制すると共にその禁動率の向上を図 り得る半導体ウェハテッピング検出装置を提供 するものである。

#### (発明の観要)

即ち、本発明の半導体ウェハチッピング検出 装置は、ウェハカセット内に器度状態でかつ回 転自在に収容された半導体ウェハの周辺部の下 方部に接触する回転手段により上記ウェハを回

転させ、このウェハの周辺部ドレーザービーム 照射手段によりレーザービームを照射し、上記 周辺部からのレーザービーム反射光を反射光検 出手段により検出し、この検出手段の検出出力 に基いてウェハ周辺部のチッピングの有無を検 出するようにしてなることを特徴とするもので ある。

これによって、テッピングの有無を自動的に 検出でき、正確かつ高速な検出動作が可能になる。

## 〔発明の実施例〕

以下、関車を参照して本発明の一実施例を詳 細に観明する。

図において、カセット教置台 I の上面中央部 にはローラミが回転自在かつ一定高さ範囲内で 上下動自在に設けられている。チッピング検査 に際して上記載置台 I 上には複数枚(たとえば 2 5 枚)の半導体ウェハミ…をそれぞれ垂直状 憩かつ図転自在に収容したウェハカセット 4 が 載量される。とのウェハカセット 4 は、各ウェ

へょ…の周辺都に何方からレーザーヒーム照射 美屋 8 による レーザー ビームの 限射が可能とな るように毎面に娘々が設けられている。また、 各ウェハ3…の周辺部の下方部は前記ローラ 2 上に接触しており、ローラスの回転に伴ってゥ ェハミ…が四転するようになっているが、ロー ラスを降下させた状態ではウェハス…のオリエ ンテーションフラット 3′ がローラ 2 に面した 状態に差列されるようになる。さらに、前記ゥ エハカセット 4 の何方には、各ウェハ 8 … の思 辺部に無射されたレーザーヒームの反射光を検 出するための反射光検出整置でが設けられてお り、この検出装置1の検出出力に当いてチッピ ングの有無がテッピング検出回路8により検出 され、チッピングの有無の検出結果は表示部の **に表示されたり、配象部10に記録されるよう** になっている。なお、ウェハカセット4の保方 には載量合1上の様子全体を登視するための監 視用テレビカメラ11および面像モニタ装置 18が配置されている。

## 特開昭61-263135 (3)

、次に、上記テッピング検出装置の動作を説明 する。ローラ8を上昇させた位置で回転させる と、ウェハミ…が回転する。この状態で、1枚 のウェハミの周辺部にレーザービームを照射し、 その反射光を反射光検出装置でで検出する。と の場合、ウェハ周辺部に割れや欠けがあれば反 射光強度が変化するので、反射光検出装置すの 検出出力に基いてテッピング検出回路8により チッピングの有無の検出が可能である。このよ うなチッピング検出動作が各ウェハま…に対し て順次行なわれ、それぞれの検出結果が表示部 9により表示される。この場合、各ウェハ3… に対するレーザービーム照射および反射光検出 は、1組のレーザービーム原射装置および反射 光検出装置の向きを順次変えることにより、あ るいはカセット内の金ウェハに対応した複数級 のレーザービーム服射装置および反射光検出装 量を用いることにより行なわれる。 金ワェハに 対するテッピング検出が終了した時点でローラ 3を降下させて各ウェハ 3… のまりエンテーシ

ョンフラット 3 / を下向きに揃えた状態でローラ 3 の回転を停止させる。そして、表示部 9 に表示されているチッピング検出結果にしたがってチッピングの有るウェハを抜き取ることで製造プロセスにおけるチッピングによるウェハ制れの事故を未然に防ぐことができる。

### (発明の効果)

上述したように本発明の半導体ウェハチッピング検出装置によれば、テッピングの有無をレーザービームの照射による反射光の検出出かに 書いて検出するものであり、自動的に正確かって検出することができる。したがってとで フェングの有るウェハを抜き取っておくこと で フェングによるウェハ割れに起因する 半導体製造 業置の被害を最小限に抑制すると共にその意動率の向上を図ることができる。

### 4.図面の簡単な説明

図面は本発明の半導体ウェハチッピング検出 装置の一実施例を示す構成説明図である。

ま…ローフ、す…ワエハ、す…ウエハカセット、5…レーザービーム照射装置、6…カセット窓、7…反射光検出装置、8…チッピング検出回路。

出顧人代理人 弁理士 鈴 江 武 夢

